3006818A

DOCUMENT-IDENTIFIER: JP 03006818 A

TITLE:

MANUFACTURE OF SEMICONDUCTOR

**PUBN-DATE**:

January 14, 1991

**INVENTOR-INFORMATION:** 

NAME

KIRIYAMA, SHUJI

**ASSIGNEE-INFORMATION:** 

NAME

COUNTRY

MITSUBISHI ELECTRIC CORP

N/A

APPL-NO:

JP01141787

APPL-DATE:

June 2, 1989

INT-CL (IPC): H01L021/302

US-CL-CURRENT: 438/13, 438/FOR.102

# ABSTRACT:

PURPOSE: To manage and control the thickness of a polymer film by measuring the capacitance or resistance of a monitoring wafer piece placed on the lower electrode of opposed electrodes.

CONSTITUTION: Areas S of a lower electrode 12b and a capacitance measuring terminal 16a, and area S, thickness D, and permittivity ε S of a monitoring wafer piece 13 are measured before etching. A gate 15 is opened, a push rod 17 is used to place the terminal 16 on the piece 13, a switch 20 is switched, and capacitance CS is measured by a capacitance meter 18. The terminal 16 is returned to an isolation vacuum vessel 14 by using the rod 17, the gate 15 is closed, and the wafer 11 is etched. After the etching is finished, the terminal 16 is placed on the piece 13, and the capacitance C is measured. When a polymer is deposited on the piece 13, the thickness of the polymer film is obtained by the variation in the capacitance C or resistance to manage, control the etchina.

COPYRIGHT: (C)1991,JPO&Japio

1/28/05, EAST Version: 2.0.1.4

① 特許出願公開

# ◎ 公 開 特 許 公 報 (A) 平3-6818

®Int. Cl. 5

識別記号 庁内整理番号

❸公開 平成3年(1991)1月14日

H 01 L 21/302

A 8223-5F E 8223-5F

審査請求 未請求 請求項の数 1 (全5頁)

公発明の名称 半導体製造装置

②特 願 平1-141787

@出 願 平1(1989)6月2日

@発明者 桐山

修 司

熊本県菊池郡西合志町御代志997 三菱電機株式会社熊本

製作所内

勿出 願 人 三菱

三菱電機株式会社

東京都千代田区丸の内2丁目2番3号

⑩代 理 人 弁理士 大岩 増雄 外2名

明細・密

1. 発明の名称

半導体製造装置

# 2.特許請求の範囲

3. 発明の詳細な説明

〔産業上の利用分野〕

この発明は、半導体製造装置に係り、特に半導体装置の製造工程に使用するドライエッチング装置に関するものである。

#### 〔従来の技術〕

次に動作について説明する。

対向配置された平行平板電極2の下部電極2 b 上にウェハ11を置く。次いで、ポンプ 6 を使ってパルプ 7 を開けることにより、排気管8 を通して反応室1 を真空引きする。そして、配管9 を通 してバルブ10を明けることにより、反応ガスを供給する。平行平板電極2に、結合コンデンサ5を進して高別波電源3より高別波電力を供給する。この時、反射電力を減らすためにマッチング用制御那4で整合をとる。

すなわち、第 5 図は異方性ェッチング中のウェハ 1 1 の断面図である。 この図で、 1 1 a はレジスト、 1 1 b は被加工膜、 1 1 c はウェハ 基板、 1 1 d は反応性正イオンである。 ポリマーがウェハ 1 1 全面にデポジションされるが、 水平面は負の直流パイアスにより加速された正イオンが垂直

に入射し、ポリマーがすぐ除去され被加工版 1 1 bが正くオンまたは中性 ラジカルに よりエッチングされるが、被加工獎 1 1 bの餌壁のポリマーは 残り、中性ラジカルによるエッチングが進行しないために異方性形状が得られる。

(発明が解決しようとする課題)

従来のドライェッチング装置は、以上のように 構成されているので、ポリマーが平行平板電極2, 反応室1にも堆積し、ある程度の腰厚になるとポ リマーが剣がれてくるため、これがウェハ11表 面上に載り、正常なエッチングが進まず、あるい は逆にポリマーが堆積しないため、エッチング 状が異方性にならないなどの問題点があった。

この発明は、上記のような問題点を解消するためになされたもので、ポリマーの膜厚を管理,制御できる半導体製造装置を得ることを目的とする。 (課題を解決するための手段)

との発明に係るドラインエッチング装置は、ウェハのポリマー膜厚を測定するための対向配置された電極と、この電極の下部電極上に 戦置された

モニク用ウェハ庁とを増え、隔離真空容器内に 収容され 測定時のみ反応室内に おいて モニク用ウェハ片上に接触し、電気容量または電気抵抗を測定する 測定端子とを備えたものである。

#### (作用)

との発明においては、反応室内においてポリマー膜厚を測定するためのモニク用ウェハ片の電気容量または電気抵抗を測定することにより、ポリマーの膜厚またはポリマーの有無を求めることにより、エッチングの管理,制御を行う。

# (実施例)

・ 以下、この発明の一実施例を図面について説明 する。

第1図はこの発明の一実施例を示すドライエッチング装置の構成断面図である。第1図において、第4図と同一符号は同一構成部分を示し、12(12a,12b)はポリマーの腰厚を電気容量を使って測定するための対向配置された電極、13はポリマーをデポジションするためのモニク用ウェハ片、14は前記反応室1と隔離された隔離真

空容器、15はこの隔離真空容器14と反応室17で仕切るためのゲート、16は電気容を置って、17はこの電気を量調定するためのであるための記憶12を接近で変別であるための電極12にRF電源をつなぐかのスイッチである。

特開平3-6818 (3)

る(第2図容照)。次に押し込み様17を使ってして、気容量測定端子16を隔離れてをなったので、カート15を閉じてクロッカーので、カー条件にしてクロッチューのは、カー条件にしてのように、カーをはいったので、カーをはいったのでは、カーのでは、

$$\frac{1}{C} = \frac{1}{C} + \frac{1}{C},$$

$$C \cdot = \epsilon \cdot \frac{S}{D}$$

$$C \cdot = \epsilon \cdot \frac{S}{d}$$

とすると、

ただし、 C 。: ポリマーの誘電率 ε 。 における 電気容量

電極12a,12bも隔離真空容器14に入れ、 測定したい時だけ反応室1に入れてもよい。

さらに、電気容量の代わりに電気抵抗を顔定しても良い。この場合は、ポリマーの有無を検出することになる。

## (発明の効果)

## 4. 図面の簡単な説明

第1図はこの発明の一実施例を示すドライエッチング装置の構成断面図、第2図はポリマー膜厚

C , : ポリマーの誘電率 e , における 電気容量

 $d = \epsilon$ ,  $S\left(\frac{1}{C} - \frac{1}{C}\right)$ 

でポリマーの膜厚dを求めることができる。

なお、ポリマーの誘電率 c , は、エッチング条件によって変わるので、あらかじめ別のモニク用ウェハにポリマーをデポジションさせ、デポジション前,後の電気容量 C 。 , C 、電極面積 S 、およびェリブリ(偏光分光解析により薄睒睽摩測定器)あるいはその他の機器でポリマーデポジション後の実測した駿厚 d から求めておけばよい。

以上のようにポリマーのデポジション膜厚をモニターできると、クリーニングの時期、あるいは 形状制御に利用できる。

また、エッチング中に電気容量調定端子16を 隔離真空容器14に入れたのは、ポリマーが電気 容量調定端子16に付着して正確なポリマー睽厚 を測定できなくなるからである。

また、上記実施例では、ポリマー膜厚を測定するための電極12a,12bを内蔵したが、この

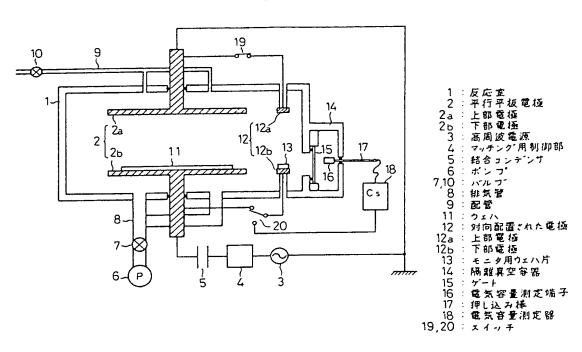
を測定する前の容量測定法を説明するための図、 第3図はポリマーデポジション後のポリマー膜厚 を測定する容量測定法を説明するための図、第4 図は従来のドライエッチング装置を示す構成断面 図、第5図は異方性エッチングを示す部分断面図 である。

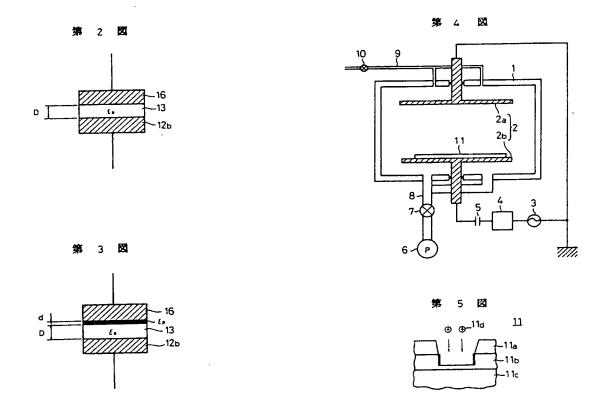
図において、1は反応室、2は平行平板電極、 2aは上部電極、2bは下部電極、3は再周波電 源、4はマッチング用制御部、5は結合コンデン サ、6はポンプ、7はバルブ、8は排気管、9は 配管、10はバルブ、11はウェハ、12は対向 配置された電極、12aは上部電極、12bは下 部電極、13はモニク用ウェハ片、14は隔離真 空容器、15はゲート、16は電気容量測定端子、 17は押し込み棒、18は電気容量測定器、19, 20はスィッチである。

なお、各図中の同一符号は同一または相当部分 を示す。

代理人 大 岩 增 雄 (外 2 名)

第 1 図





## 正 杏 (自発)

2年5月2通

#### 特許庁長官殿

1.事件の表示

特願昭 1-141787号

2. 発明の名称

半導体製造装置

#### 3. 補正をする者

事件との関係

特許出願人

住 所

東京都千代田区丸の内二丁目2番3号

名 称

(601) 三菱電機株式会社

代表者 志 • 岐 守 哉

4. 代 理 人

住 所

東京都千代田区丸の内二丁目2番3号

三菱電機株式会社内

氏 名

(7375) 弁理士 大 岩 増 雄 (連絡死037213) 3421特許部)

5 . 補正の対象

明細審の発明の詳細な説明の欄および図面 6. 補正の内容

- (1) 明細書の第4頁18行の「ドラインエッチ ング装置」を、「ドライエッチング装置」と補正
- 同じく第6頁20行の「電気容量C』」を、 (2) 「電気容量C」と補正する。
- 同じく第7頁19行の「ポリマーの誘電率」 を、「モニタ用ウェハ片の誘電率」と補正する。
- (4) 同じく第8頁9~10行の「エリブリ(傷 光分光解析により薄膜膜厚測定器)」を、「エリ プッ (偏光分光解析による薄膜膜厚顔定器) 」と 補正する。
- (5) 図面中、第1図を別紙のように補正する。 以上



